

SVI-09

イメージ・レコーダー：SVI-09

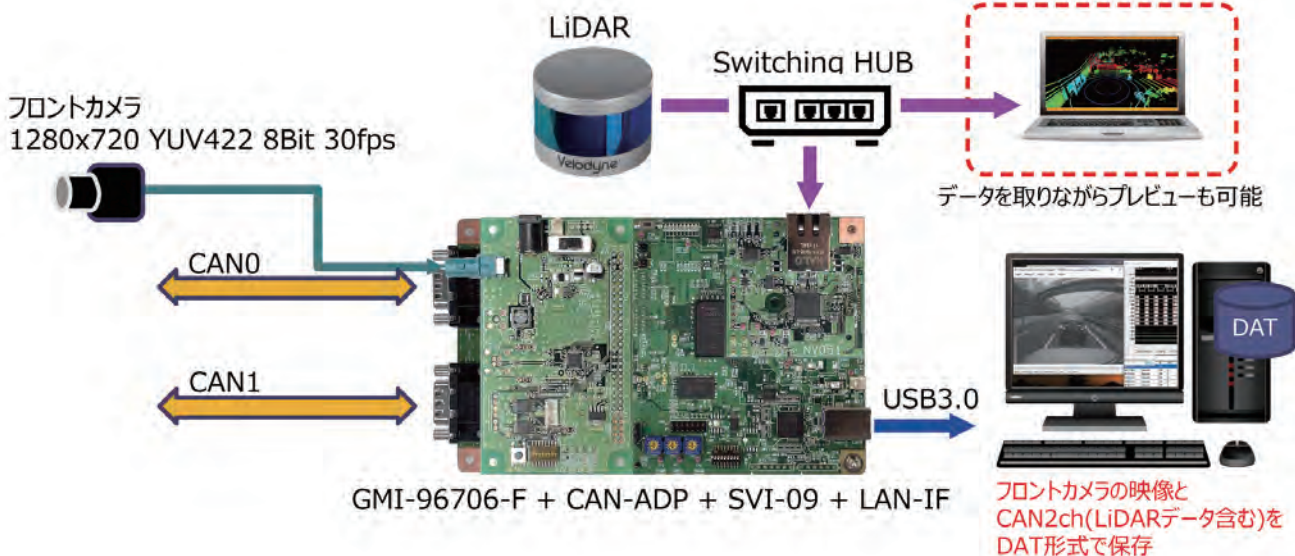
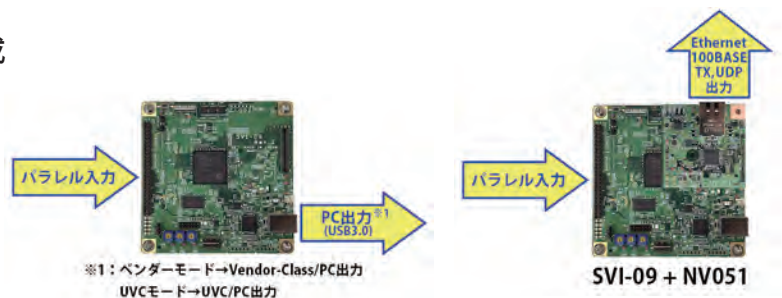
イメージレコーダー SVI-09 は、パラレルインタフェースの映像信号を、USB3.0 (Vendor Class/PC) と入出力するためのボードです。FPGA 直結の 100pin コネクタを使用することで、様々な入出力 (LVDS 等) に対応できます。I2C 通信対応によりカメラや SerDes のコントロールが容易で、Vendor モードでは弊社提供のアプリで映像のヒストグラム、ベクトルスコープ等を表示でき、リアルタイムに映像の解析が可能です。CMOS センサーの 2ch 接続も可能で、ステレオカメラ開発には最適な環境を構築できます。また、SVI-09 は、従来製品の SVI-06 と比較して、FPGA とフレームメモリに余裕を持たせました。FPGA プラグイン機能による受託開発用ボードとしても使用可能となっております。

販売価格：¥ 144,000 (税別)

特徴

- パラレル 60 ピン、100 ピンの 2 ポート入出力構成
- USB3.0 入出力
- FPGA プラグイン機能による受託開発用ボード

接続例



仕様一覧

項目		仕様	備考
映像入力インタフェース		パラレル映像信号	デシリアライザ FPD-LinkIII, GMSL, GVIF2 対応
映像出力インタフェース		USB3.0 (Windows, Linux, UVC Driver) USB3.0 Vendor Driver (Windows)	特殊 HDMI モニターは個別対応
入力解像度		最大 8190x4095 pixel	1920x1080 の場合 60 fps 程度 1280x720 の場合 120 fps 程度
出力ビットレート		3.0 Gbps 以内	1920x1080 の場合 (UVC モード) 80 fps 程度 1920x1080 の場合 (HDMI モード) 60 fps 程度
対応している同期信号		Vsync, Hsync, Pixel Clock	Embedded Sync(BT.656) Data Enable 対応可 パラレルボード
クロックレート		~ 150 MHz	—
対応ピクセルフォーマット		YUV422(8bit, 16bit)/ RGB24/ Raw8, 10, 12	—
入力ビット幅		8 / 16 / 24 / 32 bit	24, 32bit 時は GPIO ピンを使用
その他の I/F	I2C	周波数: 100 / 200 / 400 kHz	電圧レベルは VDDL に従う
	GPIO	最大 16bit、8bit ごとに IN/OUT の方向制御	電圧レベルは VDDL に従う
電源	ボード電源 (入力)	USB バスパワー / 専用 2pin コネクタ (5V)	—
	ターゲット側電源 (出力)	VDDL&VDDH = 1.56 ~ 4.2 V VDDP = 1.5 ~ 4.1 or 5.0 V	VDDL:IO 電源設定, VDDH: 接続ボード用電源 VDDP: ターゲットデバイス補助電源
その他機能		テストパターン出力機能 画像クリッピング機能 FPGA プラグイン機能	ROM 起動: SerDes 設定ファイル自動送信機能 (I2C)
インタフェースコネクタ		50 + 10 pin (A1-50PA-2.54DSA) 100 pin (LSHM-150-03.0-F-DV-A-N-K-TR)	24bit, 32bit 入力時には 10pin を追加実装 100pin コネクタを使用した拡張ボードによる パラレル 2ch/ LAN/ MIPI I/F 個別対応
FPGA		Artix-7 (XC7A35T)	—
フレームメモリ		256MByte (DDR3-SDRAM)	—
USB3.0 チップ		Cypress EZ-USB FX3	—
外形		縦 x 横 x 高さ = 101.6 x 101.6 x 25.7 (mm)	高さはスペーサー (10mm) を含む
付属ソフト Windows	映像表示ソフト	NVCap, SVImon	—
	I2C コントロールソフト	SVMCtl, SVICtl	SV ボードバージョンアップアプリ含
対応している弊社 SerDes ボード		UB914A, UB934, MAX9272, MAX96706 etc.	左記以外のデシリアライザボード有り

【SVM&I シリーズ共通仕様】アプリケーションソフトウェア: NVCap&SVMCtl、テストパターン出力、画像クリッピング機能

資料請求・お問い合わせは sv-support@net-vision.co.jp

SVI-09

検索